

## CV180X & CV181X SDK 编译使用手册

Version: 1.0

Release date: 2022-10-28

©2022 北京晶视智能科技有限公司 本文件所含信息归北京晶视智能科技有限公司所有。 未经授权,严禁全部或部分复制或披露该等信息。

## 目录

算能科技

1	声明		2
2	建构	CVITEK 软件编译环境	3
	2.1	Linux 服务器	3
		2.1.1 于 VirtualBoxVM 安装 Ubuntu	3
		2.1.2 Ubuntu 升机设定	5
		2.1.3 安装 SSH Server	8
		2.1.4 安装 Samba Server	9
	2.2	建构编译环境	9
	2.3	下载 SDK	.0
	2.4	编译1	.1
		2.4.1 环境变量说明 1	.1
		2.4.2 编译整个软件包1	.1
		2.4.2.1 透过 defconfig 设定	.1
		2.4.2.2 透过 Menuconfig 设定	.2
		2.4.3 编译完整 SDK 文档 1	.3
		2.4.4 编译部份 SDK 文档 1	.4
		2.4.4.1 単独编译 Uboot 1	4
		2.4.4.2 単独编译 kernel	5
		2.4.4.3 单独编译 middleware 1	6
	2.5	区间划分	7
		2.5.1 分区挡案修改 1	.7
3	烧录词	兑明 1	.9
	3.1	使用前准备	.9
	3.2	操作过程	.9
	3.3	操作实例	9
	3.4	注意事项 2	20
4	EVB	接口说明 2	<b>:1</b>
5	根文任	牛系统 (rootfs) 2	23
	5.1	根文件系统简介	23
	5.2	Rootfs	24
		5.2.1 Pre-build rootfs 架构	24
		5.2.2 编译来自 buildroot 的 rootfs	26
		5.2.3 将 rootfs 包装成可烧录映像档	29
		5.2.4 Linux kernel 自动加载 rootfs	30
6	使用	NFS 加速开发 3	31
	6.1	Ubuntu Server 端设置说明: 3	31



6.2 6.3 目录



#### 修订记录

Revision	Date	Description
0.0.0.1	2020/03/08	Initial.
0.0.0.2	2022/01/28	Update Document Chapter
0.0.0.3	2022/02/17	Update root file system related information
1.0	2022/10/28	Revise for CV180X/CV181X processor.







#### 法律声明

本数据手册包含北京晶视智能科技有限公司(下称"晶视智能")的保密信息。未经授权,禁止使 用或披露本数据手册中包含的信息。如您未经授权披露全部或部分保密信息,导致晶视智能遭受 任何损失或损害,您应对因之产生的损失/损害承担责任。

本文件内信息如有更改, 恕不另行通知。晶视智能不对使用或依赖本文件所含信息承担任何责任。 本数据手册和本文件所含的所有信息均按"原样"提供, 无任何明示、暗示、法定或其他形式的 保证。晶视智能特别声明未做任何适销性、非侵权性和特定用途适用性的默示保证, 亦对本数据 手册所使用、包含或提供的任何第三方的软件不提供任何保证; 用户同意仅向该第三方寻求与此 相关的任何保证索赔。此外, 晶视智能亦不对任何其根据用户规格或符合特定标准或公开讨论而 制作的可交付成果承担责任。

#### 联系我们

地址 北京市海淀区丰豪东路 9 号院中关村集成电路设计园 (ICPARK) 1 号楼

深圳市宝安区福海街道展城社区会展湾云岸广场 T10 栋

电话 +86-10-57590723 +86-10-57590724

**邮编** 100094 (北京) 518100 (深圳)

官方网站 https://www.sophgo.com/

技术论坛 https://developer.sophgo.com/forum/index.html

# **2** 建构 CVITEK 软件编译环境

## 2.1 Linux 服务器

开发者可选择使用:

SOPIIGO 算能科技

- Ubuntu OS 计算机
- · Windows OS 计算机 + Virtualbox VM (上面运行 Ubuntu)

两种方式,都请安装成 Ubuntu 20.04 LTS 版本。

Virtualbox VM 下载网址: https://www.virtualbox.org/wiki/Downloads

Ubuntu 20.04 LTS 下 载 网 址: https://releases.ubuntu.com/20.04/ubuntu-20.04.2. 0-desktop-amd64.iso

## 2.1.1 于 VirtualBoxVM 安装 Ubuntu

· 建立新的 VM,并加以命名

SOPIHGO 算能科技

? X

#### ← 建立虛擬機器

#### 名稱和作業系統

諸為新的虛擬機器選擇描述性名稱和目的地資料夾,並選取要 在其上安裝的作業系統類型。 您選擇的名稱將在整個 VirtualBox 中使用,以標識這部電腦。

名稱:	Ubuntu 20.04	
機器資料夾:	C:VirtualBoxVM	~
類型( <u>T</u> ):	Linux 🔻	<u>مر</u>
版本(型):	Ubuntu (64-bit) 👻	

専家棋式(E)	下一個(N)	取消

· 规划 8GB 记忆体供 VM 使用。

← 建立虛擬機器

シー・「本は曲」「よい」。

記憶麗大小	
選取配置到虛擬機器的記憶體量 (RAM),單位	MB∘
建議的記憶體大小為 1024MB。	
	8192 🖨 MB
4 MB 16384 MB	3
下一個四	取消
· 预留 200GB 硬盘空间,供后续存放 \$	SDK 用。

SOPIHGO 算能科技

×

?

#### ← 建立虛擬硬碟

檔案位置和大小

請在以下的方塊中輸入新虛擬硬碟檔的名稱,或按一下資料夾圖示 以選擇建立檔案的其它資料夾。

Z:\Ubuntu 20.04.vdi	
選擇虛擬硬碟的大小 (以 MB 位元組為單位)。 這個大小 器將能夠存儲在硬碟上的檔案資料量的限制。	\是對虛擬機
	200.00 GB
4.00 MB 2.00 TB	

建立 取消	

## 2.1.2 Ubuntu 开机设定

· 第一次开机需要挂载安装光盘 ISO 挡案



#### CV180X/CV181X SDK 编译及使用说明 R 2. 建构 CVITEK 软件编译环境

🙆 UB	untu - 設定					?	×
	一般	存放裝置					
	系統	存放裝置(S)	屬性				
	顯示	◆ 控制器: IDE	名稱(N):	SATA			
	<del>大</del> + / + 平	ubuntu-20.04.2.0-desktop-amd64.iso	類型(T):	AHCI			Ŧ
	仔似装直	🔶 控制器: SATA 🛛 🚱 💁	連接埠數(P):	1			* *
	音訊	UBuntu-disk001.vdi		│ 使用主機 I/O 快取			
-	網路						
	序列埠						
	USB						
	共用資料夾						
	使用者介面						
					確定	取法	肖

· 开始安装





 ・ 设定 VirtualBox Host-only Ethernet Adapter 以便 Host 与 VirtualBox 沟通(终端服务以 及档案分享) SOPIIGO 算能科技

CV180X/CV181X SDK 编译及使用说明R 2. 建构 CVITEK 软件编译环境

🧐 Ubuntu 20.04 - 設定		? ×	
	客		
■ 系統 介面	<u>ā卡1</u> 介面卡2 介面卡3 介面卡4		
▶ 存放裝置	名稱(N): VirtualBox Host-Only Ethernet Adapter	•	
◆ 音訊	▶ 進階(12)		
📄 網路			
◎ 序列埠			
🌽 USB			
共用資料夾			
<b>正</b> 使用者介面			
		<b>D</b> er All	1
	11111111111111111111111111111111111111	取)月	

#### 2.1.3 安装 SSH Server

SSH Server 安装

sudo apt-get install ssh sudo apt-get install openssh-server

安装后可以修改一些 ssh 的设定, 如 port, 密码认证, root 登入等

vim /etc/ssh/sshd\_config

Port 22

PasswordAuthentication yes

PermitRootLogin yes -> 是否开放 root 登入

修改后要重启 SSH

/etc/init.d/ssh restart



### 2.1.4 安装 Samba Server

Ubuntu VB 需要安装 Samba 套件, 方便后续 Host PC 与其做档案分享。

安装 Samba 前, 先用 ifconfig 获取 IP 资讯, 第一次安装会发现没有 net-tool 支持, 需要安装 net-tool

sudo apt install net-tools sudo apt-get install samba samba-common

建立账号的 samba 密码

SOPHGO

sudo smbpasswd -a cvitek

修改/etc/samba/smb.conf, 增加以下的内容

```
[cvitek]
path = /home/cvitek
writable = yes
browseable= yes
valid users = cvitek
```

启动 samba server

```
sudo service smbd restart
```

WINDOW PC 端连接 Samba server (<Server IP>)

~ 網路位置 (1)

cvitek (\\192.168.56.101) (Z:) 剩餘 199 GB,共 382 GB

参考2.2. 安装 CVITEK Build Environment 即可进行编译。

## 2.2 建构编译环境

在编译 SDK 之前, Ubuntu 需要安装以下套件:

sudo apt-get update sudo apt-get install -y build-essential sudo apt-get install -y ninja-build sudo apt-get install -y automake sudo apt-get install -y autoconf sudo apt-get install -y libtool sudo apt-get install -y wget sudo apt-get install -y curl sudo apt-get install -y git sudo apt-get install -y git sudo apt-get install -y libssl-dev sudo apt-get install -y libssl-dev sudo apt-get install -y bc sudo apt-get install -y slib

(下页继续)



(续上页)

sudo	apt-get	install	-y	squashfs-tools
sudo	apt-get	install	-y	android-sdk-libsparse-utils
sudo	apt-get	install	-y	android-sdk-ext4-utils
sudo	apt-get	install	-y	jq
sudo	apt-get	install	-y	cmake
sudo	apt-get	install	-y	python3-distutils
sudo	apt-get	install	-y	tclsh
sudo	apt-get	install	-y	scons
sudo	apt-get	install	-y	parallel
sudo	apt-get	install	-y	ssh-client
sudo	apt-get	install	-y	tree
sudo	apt-get	install	-y	python3-dev
sudo	apt-get	install	-y	python3-pip
sudo	apt-get	install	-y	device-tree-compiler
sudo	apt-get	install	-y	libssl-dev
sudo	apt-get	install	-y	ssh
sudo	apt-get	install	-y	cpio
sudo	apt-get	install	-y	squashfs-tools
sudo	apt-get	install	-y	fakeroot
sudo	apt-get	install	-y	libncurses5
sudo	apt-get	install	-y	flex
sudo	apt-get	install	-y	bison

## 2.3 下载 SDK

通常 SDK 会放置于客户专用 FTP, /home/SDK/cv18xx\_t(SDK\_Version) 底下, 此处以 SDK V 4.0.0 为范例。

sdk		2022-08-10 15:48
extra		2022-08-10 15:48
🚺 t4.0.0_source.tar.gz	878 731	2022-08-10 15:34
host-tools.tar.gz	1 391 483	2022-08-10 15:32

抓下 t4.0.0\_source.tar.gz 后解开

\$ tar zxvf t4.0.0 source.tar.gz

抓下 host-tool.tar.gz 后于 SDK 工作目录解开

\$ cd cv180x\_t4.0.0\_source \$ tar zxvf host-tools.tar.gz

## 2.4 编译

SOPIIGO 算能科技

#### 2.4.1 环境变量说明

编译前置动作最主要是为了设置两个环境变量: \$CHIP, \$BOARD,

\$CHIP 变量是需要根据用户的 SOC 来做设置。

\$BOARD 变数是针对每张 EVB,有不同的驱动,必须要正确设置。

例如:

\$BOARD=wevb\_0008a\_spinor: 是 SPINOR + DDR2 1333 64 MB 硬件组合

\$BOARD=wevb\_0009a\_spinand: 是 SPINAND + DDR3 1866 128MB 硬件组合

注: wevb\_0008a / wevb\_0009a 可以直接看 EVB 上雷射型号得知。

### 2.4.2 编译整个软件包

设定环境变量前需要先透过下列命令初始化环境,系统会列出目前 SDK 支持的 IC 以及 EVB 版号.

初始化之后,可以下列两种方式进行编译组态设定

#### 2.4.2.1 透过 defconfig 设定

选取 IC:以 cv180x 为例,系统会打印出 cv180x 内建支持的 EVB(\$CHIP\_\$BOARD)板。

(下页继续)

SOPIIGO 算能科技

(续上页)

cv1800c - cv1800c \_ wevb \_ 0009a \_ spinor [C906B + SPINOR 16MB + QFN SIP 64MB] cv1801b - cv1801b \_ wevb \_ 0008a \_ spinor [C906B + SPINOR 16MB + QFN SIP 128MB] cv1801c - cv1801c \_ wdmb \_ 0009a \_ spinor [C906B + SPINOR 16MB + QFN SIP 128MB] cv1801c \_ wevb \_ 0009a \_ spinor [C906B + SPINAND 256MB + QFN SIP 128MB] cv1801c \_ wevb \_ 0009a \_ spinor [C906B + SPINOR 16MB + QFN SIP 128MB] cv1801c \_ wevb \_ 0009a \_ spinor [C906B + SPINOR 16MB + QFN SIP 128MB] cv1812h wevb \_ 0007a \_ spinor [C906B + SPINOR 16MB + BGA SIP 256MB]

选取 EVB 版号为 cv1801c\_wevb\_0009a\_spinor,此时系统会列出自动设定好的环境变数。(后 续亦可用 cvi\_print\_env 来打印目前使用的环境变数)

\$ defconfig cv1801c wevb 0009a spinor

===== Environment Variables ======

PROJECT: cv1801c\_wevb\_0009a\_spinor, DDR\_CFG=ddr3\_1866\_x16 CHIP\_ARCH: CV180X, DEBUG=0 SDK VERSION: musl\_riscv64, RPC=0 ATF options: ATF\_KEY\_SEL=default, BL32=1 Linux source folder:linux\_5.10, Uboot source folder: u-boot-2021.10 CROSS\_COMPILE\_PREFIX: riscv64-unknown-linux-musl-ENABLE\_BOOTLOGO: 0 Flash layout xml: build/boards/cv180x/cv1801c\_wevb\_0009a\_spinor/part ition/partition\_spinor.xml Sensor tuning bin: gcore\_gc4653 Output path: install/soc\_cv1801c\_wevb\_0009a\_spinor

#### 2.4.2.2 透过 Menuconfig 设定

初始化之后, 键入 menuconfig 进入以下页面, 即可选择各种 SDK 内部设定, 包含 CHIP, EVB 板号等等。

• (To	p)+ <sup>2</sup>	
• <mark>(ge</mark> (ri	CV: neric) Customer define <sup>4/2</sup> Chip selection (cv1801c) Board selection (wevb_00 DDR configuration select scv) Arch define <sup>4/2</sup> Compile-time checks and SDK options>4/2	Tek MediaSDK Configuration >+ )09a_spinor (C906B + SPINOR 16MB + QFN SIP 64MB))>+ ;ion (ddr3_1866_x16)>+ compiler options>+
• (To	p)+ <sup>2</sup> FIP setting>+ <sup>j</sup> Storage settings>+ <sup>j</sup> Sensor settings>+ <sup>j</sup> Panel settings>+ <sup>j</sup> uboot options>+ <sup>j</sup> ROOTFS options>+ <sup>j</sup> RTOS options>+ <sup>j</sup> Rootfs packages>+ <sup>j</sup>	
•[Sp [0] [F] [0]	ace/Enter] Toggle/enter Load Toggle show-help mode Quit (prompts for save)	[ESC] Leave menu [S] Save <sup>4</sup> [?] Symbol info [/] Jump to symbol <sup>4</sup> [C] Toggle show-name mode [A] Toggle show-all mode <sup>4</sup> [D] Save minimal config (advanced) <sup>4</sup>

配置过程可以透过 [Enter] [Space] [ESC] 等进行设置/返回的动作 配置完毕后,按下 [S] 储存配置文件,接着按下 [Q] 离开图形化接口 **SOPHGO** 算能科技 CV180X/CV181X SDK 编译及使用说明 R 2. 建构 CVITEK 软件编译环境

(或者按下 ESC, 会自动弹出是否需要储存的图形)

选取 IC (以 cv1801c 为例)

CVITel MediaSDK Configuration									
· )	none					comining.			
ň	cv1829.								
ň	cv1832.								
ò	cv1835.								
( )	cv1838.								
	cv7581.								
)	ev9520.								
)	cv1820.								
)	cv1821.								
)	cv1822.								
( )	cv1823.								
)	cv1825.								
)	cv1826.								
)	ev7327.,								
( )	ev7357								
)	cv1810c.								
)	cv1811c.								
)	cv1811h.								
	cv1812h.								
	cv181x.								
	cv1820a.								
	cv10212.)								
	cv16232.								
5	cv1800b.								
5	cv1801b								
xí	cw1801c								
	cv180x 1								

EVB 版号会列出相对应的选择,选取 EVB 的同时也会决定编译出的 image 适配的 DDR 以及 Flash Size。(以这个例子选取的 EVB 上所带的 DDR 为 DDR3, Flash 为 16MB 的 SPINOR Flash)

• (To	¢ (qq
-	CViTek MediaSDK Configuration@
• ( )	wdmb_0009a_spinor (C906B + SPINOR 16MB + QFN SIP 128MB)+
() (X)	wevb_0009a_spinand (C906B + SPINAND 256MB + QFN SIP 128MB)& wevb_0009a_spinor (C906B + SPINOR 16MB + QFN SIP 128MB)&
∎ ¢	
最后	·退出选择储存设定(设定会储存于./build/.config),即可完成 SDK 编译组态的选定。』

最后退出选择储存设定(设定会储存于./build/.config),即可完成 SDK 编译组态的选定。

## 2.4.3 编译完整 SDK 文档

执行编译, 会得到可用于烧录的 images。

```
cvitek@cvitek-VirtualBox:~/working_dir$ build_all
. Run build_uboot () function
...
/work/install/cv1801c_wevb_0009a_spinor/upgrade.zip done!
```

编译出的挡案会放置于./install/soc\_<EVB Name>/ 之下 fip.bin

## 2.4.4 编译部份 SDK 文档

#### 2.4.4.1 **单独编译** Uboot

每个 EVB 板会在特定位置定义进入 U-Boot 之前, EVB 需要采取的初始化动作或是定义特定 PINMUX。以 cv1801c\_wevb\_0009a\_spinor 这张板子为例, 会定义在:

build/boards/mars/\$CHIP\_\$BOARD/u-boot/cvi\_board\_init.c

```
int cvi_board_init(void)
{
    #if defined(CV180X_QFN_88_PIN)
    PINMUX_CONFIG(PAD_MIPI_TXP1, IIC2_SCL);
    PINMUX_CONFIG(PAD_MIPI_TXM1,IIC2_SDA);
    PINMUX_CONFIG(PAD_MIPI_TXP0, XGPIOC_13);
    PINMUX_CONFIG(PAD_MIPI_TXM0, CAM_MCLK1);
    #elif defined(CV180X_QFN_88_PIN_38)
    return 0;
}
```

其对应的 u-boot 组态, 定义在:

./build/boards/mars/\$CHIP \$BOARD/u-boot/\$CHIP \$BOARD defconfig

```
Partial cvitek_cv1801c_wevb_0009a_spinor_defconfig
CONFIG_RISCV=y
CONFIG_SYS_MALLOC_F_LEN=0x2000
CONFIG_NR_DRAM_BANKS=1
CONFIG_DEFAULT_DEVICE_TREE="cv180x_asic"
CONFIG_IDENT_STRING=" cvitek_cv180x"
...
```

以图形化接口修改 Uboot Config



退出后会把设定储存在:

./u-boot/build/"\$CHIP"\_"\$BOARD"/.config

执行编译

\$ build\_uboot

SOPI-GO算能科技CV180X/CV181X SDK 编译及使用说明ER 2. 建构 CVITEK 软件编译环境

完成后会生成 fip.bin

Makefile 中编译 U-Boot 的片段。

```
u-boot-build: ${UBOOT_PATH}/${UBOOT_OUTPUT_FOLDER} ${UBOOT_CVIPART_DEP}

${UBOOT_OUTPUT_CONFIG_PATH}

${call print_target)

${Q}rm -f ${UBOOT_CVI_BOARD_INIT_PATH}

${Q}ln -s ${BUILD_PATH}/boards/${PROJECT_FULLNAME}/u-boot/cvi_board_init.c

${UBOOT_CVI_BOARD_INIT_PATH}

${Q}$(MAKE) -j${NPROC} -C ${UBOOT_PATH} olddefconfig

${Q}$(MAKE) -j${NPROC} -C ${UBOOT_PATH} all

$(call uboot_compress_action)
```

#### 2.4.4.2 单独编译 kernel

修改 kernel (ex: \*.dts, 内核), 重新编译 Linux kernel image。

每张 EVB 都有对应的 dts 档案来定义其 device tree, 以 cv1801c\_wevb\_0009a\_spinor 为例, 其 DTS 档案定义在:

./build/boards/cv180x/"\$CHIP"\_"\$BOARD"/dts\_riscv/"\$CHIP"\_"\$BOARD".dts

```
#/dts-v1/;
#include "cv180x_base_riscv.dtsi"
#include "cv180x_asic_qfn.dtsi"
#include "cv180x_asic_spinor.dtsi"
#include "cv180x_default_memmap.dtsi"
/ {
};
```

其相对应的 linux 组态, 定义在:

./build/boards/"\$CHIP" "\$BOARD"/linux/"\$CHIP" "\$BOARD" defconfig

```
Partial cv1801c_wevb_0009a_spinor
CONFIG_SYSVIPC=y
CONFIG_POSIX_MQUEUE=y
CONFIG_NO_HZ_IDLE=y
CONFIG_HIGH_RES_TIMERS=y
CONFIG_PREEMPT=y
CONFIG_IKCONFIG=y
CONFIG_IKCONFIG_PROC=y
CONFIG_LOG_BUF_SHIFT=15
CONFIG_BLK_DEV_INITRD=y
```

以图形化接口修改 Kernel Config

\$ menuconfig\_kernel



退出后会把设定储存在:

SOPIIGO 算能科技

./linux/build/"\$CHIP"\_"\$BOARD"/.config

\$ build \_ kernel

完成后会生成 boot.spinor

Makefile 中编译 Kernel 的片段。

```
kernel-build: ${KERNEL_OUTPUT_CONFIG_PATH}
$(call print_target)
${Q}echo LOCALVERSION=${LOCALVERSION}
${Q}echo LOCALVERSION=${LOCALVERSION}
${Q}echo LOCALVERSION=${LOCALVERSION}
${Q}$(MAKE) -j${NPROC} -C ${KERNEL_PATH}O=${KERNEL_PATH}/${KERNEL_
oUTPUT_FOLDER}
olddefconfig
${Q}$(MAKE) -j${NPROC} -C ${KERNEL_PATH}/${KERNEL_OUTPUT_FOLDER}Image_
omodules
${Q}$(MAKE) -j${NPROC} -C ${KERNEL_PATH}/${KERNEL_OUTPUT_FOLDER}modules_
${Q}$(MAKE) -j${NPROC} -C ${KERNEL_PATH}/${KERNEL_OUTPUT_FOLDER}modules_
${Q}$(MAKE) -j${NPROC} -C ${KERNEL_PATH}/${KERNEL_OUTPUT_FOLDER}modules_
${Q}$(MAKE) -j${NPROC} -C ${KERNEL_PATH}/${KERNEL_OUTPUT_FOLDER}/
${ARCH}/usr_{S}{ARCH}/usr_{S}{KERNEL_PATH}/${KERNEL_OUTPUT_FOLDER}/${ARCH}/usr/include
${KERNEL_PATH}/${KERNEL_OUTPUT_FOLDER}/usr/include
```

#### 2.4.4.3 单独编译 middleware

修改 middleware (cvi\_test / sample\_dsi), 重新编译 middleware 及 system

生成的 Install/PROJECT\_NAME/system.\* 包含最新的 middleware

\$ build\_middleware; pack\_rootfs

编译 Middleare 的 shell script 片段

```
pushd "$MW_PATH"/component/isp
make all
popd
```

pushd "\$MW\_PATH"/sample make all

build\_middleware 会针对 Sensor driver (位于 middleware/component/isp/下) 以及 sample application (位于 middleware/sample/下) 重新编译,末了 pack\_rootfs 会将变更后的 driver 以及 application 包装成可烧录映像档。

## 2.5 区间划分

Mars SDK 会生成以下的 image file,每个挡案代表不同的分区,分列如下:

- FIP : Bootloader/U-Boot 分区
- ・ CV180X/ CV181X C906 采用 FSBL+OPENSBI+UBOOT 架构, 最后打包后也复用 (FIP) 檔名, 方便后续使用。
- · 2nd(双系统): Yun on Processor (YOC) 所在分区
- BOOT : Partition for Linux Kernel 分区
- MISC: Boot Logo 分区
- ROOTFS : root file system 分区
- SYSTEM: CVITEK libraries 所在分区
- · DATA:使用这资料分区
- 注: 2nd 分区为双系统特有分区, 仅在双系统环境下存在

## 2.5.1 分区挡案修改

相同的开发板可能会上不同的 Flash, SDK 会以不同的板号作区隔。比如说 cv1811c\_wdmb\_0006a\_spinand 与 cv1811c\_wdmb\_0006a\_spinor 分别代表在开发板上的 Flash 各为 SPINAND 及 SPINOR, 分区档案分别置于

 $./build/boards/<\!CHIP\!>/<\!EVB\_Name\!>/partition/partition\_<physical\_partition>.xml$ 

Note: physical\_partition 支持 SPINAND/SPINOR。

例如 cv1811c\_wdmb\_0006a\_spinor 的分区档案,陈列如下:

单系统环境下:

双系统环境下:

CV180X/CV181X SDK 编译及使用说明R 2. 建构 CVITEK 软件编译环境

build/boards/cv181x/cv1811c\_wdmb\_0006a\_spinor/partition/partition\_spinor.xml
<physical\_partition type="spinor">
 cpartition label="fip" size\_in\_kb="512" readonly="false" file="fip.bin"/>
 cpartition label="2nd" size\_in\_kb="3072" readonly="false" file="yoc.bin"/>
 cpartition label="BOOT" size\_in\_kb="5120" readonly="false" file="boot.spinor"/>
 cpartition label="MISC" size\_in\_kb="128" readonly="false" file="logo.jpg"/>
 cpartition label="PARAM" size\_in\_kb="64" file="" />
 cpartition label="ENV" size\_in\_kb="1024" readonly="false" file="rootfs.spinor" />
 cpartition label="DATA" size\_in\_kb="1024" readonly="false" file="data.spinor" mountpoint="/
 cpartition</

- · physical\_partiti type: flash 种类。
- · partition label: 分区名称。

SOPHGO

算能科技

- size\_in\_kb: 分区大小 (以 KB 为单位)。
- · file: 所指向的 image file 名称。
- · type: (在 partition label 栏位中) 文件系统格式。
- · mountpoint: 分区挂载路径。

#### 注: 2nd 分区为双系统特有分区, 仅在双系统环境下存在



## 3.1 使用前准备

SOPIIGO 算能科技

- · 2.4.2.3 前述章节产生的烧录挡案。
- · FAT32 格式的 Micro SD 卡。

## 3.2 操作过程

- · 将烧录档案(如下表)放到 SD 卡中。
- · 将 SD 卡插入 CVITEK EVB 的 SD 卡槽中。
- · 将平台重开机。

## 3.3 操作实例

使用前确认文件

以 SPINAND 为例	以 SPINOR 为例	以 EMMC 为例	
1.8M yoc.bin(双系统)	1.8M yoc.bin(双系统)	1.8M yoc.bin(双系统)	
535K fip.bin	508K fip.bin	486K fip.bin	
2.6M fw_payload_uboot.bin	182K fip_spl.bin	2.5M fw_payload_uboot.bin	
4.0M ramboot.itb	2.49M 5.3M ramboot.itb		
2.6M boot.spinand	fw_payload_uboot.bin 2.8M boot.emmc		
3M rootfs.spinand	4.3M ramboot.itb	6.7M rootfs.emmc	
1.9M cfg.spinand	3.7M boot.spinor	9.5M cfg.emmc	
1.9M system.spinand	3.18M rootfs.spinor	4.7M system.emmc	
	292B data.spinor		

#### 注: 上表中 yoc.bin 文件为双系统独有文件, 仅在双系统环境下存在

插入 SD 卡,并将 CV180X/CV181X 平台接上电源后开机,自动启动烧录程序,DL flag 表示主 IC 侦测到目前 SD Card 中存在可以烧录的挡案。

SOPIHGO 算能科技

In: serial Out: serial Err: serial Net: Warning: ethernet@4070000 (eth0) using random MAC address - 3a:6d:3f:aa:9e:d6 eth0: ethernet@4070000 Hit any key to stop autoboot: 0 ### Resetting to default environment Start SD downloading......

平台烧录完成时,可于 UART 端口看到以下信息,将平台断电,拔出 SD 卡,再重开机,即完 成烧录过程。(log 会针对每个分区,显示读取挡案,写入 Flash 所在)

```
## Resetting to default environment
Start SD downloading...
497664 bytes read in 25 ms (19 MiB/s)
spinor id = 1C 71 18
SF: Detected EN25QX128A with page size 256 Bytes, erase size 64 KiB, total 16 MiB
Header Version:1
2996612 bytes read in 137 ms (20.9 MiB/s)
device 0 offset 0x100000, size 0x2db944
0 bytes written, 2996548 bytes skipped in 0.125s, speed 23972384 B/s
sf update speed 22.196 MB/s
64 bytes read in 3 ms (20.5 KiB/s)
Header Version:1
Saving Environment to SPIFlash... Erasing SPI flash...Writing to SPI flash...done
Valid environment: 1
OK
cv180x c906#
```

## 3.4 注意事项

请确认 SD Card 被正确格式化为 FAT32 格式。



## **4** EVB 接口说明

下方图片为 CV180x EVB A.UART Debug Port B.Sensor 0 EVB 插槽 C.Sensor 1 EVB 插槽 D.EVB 版号 E.Panel EVB 插槽 F.SD 卡插槽 G.Ethernet 0 连接口 H. 主 IC CV180x



下方图片为 CV181x EVB I.UART Debug Port J.Sensor 0 EVB 插槽 K.Sensor 1 EVB 插槽 L.EVB 版号 M.Panel EVB 插槽

算能科技

N.SD 卡插槽

O.Ethernet 0 连接口

P.  $\pm$  IC CV181x



## **5** 根文件系统 (rootfs)

## 5.1 根文件系统简介

SOPIIGO 算能科技

内核是 Linux 操作系统的核心, 文件系统是用户和操作系统沟通的主要工具。所以要使用 Linux 时, 要先了解文件系统原理。

根文件系统结构是以"/"为"根 (root)"起始的树状目录结构,当内核程序映像 (uImage) 启动 会挂载一个设备 (ex:eMMC) 在根目录上,根文件系统通常存放在内部存储器 (DRAM) 或非挥发 内存 (FLASH) 中,或是透过网络存取的文件系统 (NFS)。所有应用程序和函式库都会按照分类 放入文件系统中,以下列出根文件系统目录结构图。

/ 根目录
│
│
┝━━━ etc系统配置文件(ex: 启动文件)
│
┝━━ kdump内核除错目录
┝── lib函式库包含glibc, shared library和内核模块
┝── mnt临时文件系统的挂载点
┝━━ proc内核和行程信息的虚拟文件系统
┝ sbin系统管理的可执行文件
┝ sys系统设备和文件层次结构,提供内核数据数据
┝── usr此目录下包含用户自定义应用程序和文文件
└── var存放系统日志和服务程序文件

## 5.2 Rootfs

SOPIHGO 算能科技

本章节是描述文件系统之组成方式,详细路径于 ramdisk/rootfs/

### 5.2.1 Pre-build rootfs 架构

文件系统之结构目录主要拆了三个类型,且逐层迭加于 Rootfs,将于下方分别描述:

#### · Basic rootfs:

现阶段本公司提供了基于以下四种 Arch 产生之 pre-build rootfs 档案

Arch	Libc	Pre-build ramdisk path	
Arm	glibc	$\rm ramdisk/rootfs/common\_arm/$	
Arm	uclibc	$ramdisk/rootfs/common\_uclibc/$	
Aarch64	glibc	$ramdisk/rootfs/common\_arm64/$	
Riscv64	glibc	$ramdisk/rootfs/common_riscv64/$	
Riscv64	musl	$ramdisk/rootfs/common\_musl64/$	

#### • Processor configuration rootfs:

本公司将所有 Processorset 相依之开机设置均放置于 ramdisk/rootfs/overlay/\$CHIP

#### • Third-party rootfs:

本公司将所有第三方软件编译出来之 library、utility、related file 均放置于

ramdisk/rootfs/public/





可以透过选单的方式决定需要那些 Third-party software 要放置进 Rootfs

#### \$ menuconfig

• (Top)+ <sup>2</sup>							
CViTek MediaSDK Configuration							
<ul> <li>Chip selection (cv1801c)</li> </ul>	>+ <sup>j</sup>						
Board selection (wevb_00	09a_spinor (C906B + SPINOR	16MB + QFN SIP 64MB)>+					
DDR configuration selection (ddr3_1866_x16)>+							
(arm64) Arch define≓							
Compile-time checks and	compiler options>+						
SDK options>+							
FIP setting>+							
Storage settings>+							
Sensor settings>+							
panel settings>+							
Kernel options>+							
ROOTFS options>+							
Turnkey options>+							
RTOS options>+							
Rootfs packages>							
···	(EQC) Lange many	[C] Comercia					
[Space/Enter] loggle/enter	[ESC] Leave menu	[5] Save					
[V] LOAD	[?] Symbol into	[7] Jump to Symbole					
[1] loggle show-help mode	[C] Toggre snow-name mode	[A] TOGGIE SHOW-AII MODE					
[0] Quit (prompts for save)	[n] save minimal coulid (a)	avancea)*					



•(Top) → Rootfs packages+					
•	CViTek MediaSDK Configuration				
•[] T	arget adbd4				
[] T	arget package of AP6201BM fw files+ <sup>j</sup>				
[] T	arget package bluetooth <sup>4</sup>				
	rget package cvitracer				
	irget package groppear.				
[]]	irget package ezisprogs <sup>4</sup>				
[^] I [] T	inget gabselver				
[ ] I	inget package http://				
r i T	rget package libervoto-				
r i T	arget package libcurl4				
ίjτ	arget package libevent+				
[] T	arget package libiperf+				
[] T	arget package libiw+				
[] T	arget package libopenssl+				
[] T	arget package libprotobuf+				
[] T	irget package libz*				
•	(+++++++++++++++++++++++++++++++++++++				
•[Spac [0] I [F] T [Q] Q	*/Enter] Toggle/enter       [ESC] Leave menu       [S] Save+'         bad       [?] Symbol info       [/] Jump to symbol+'         bggle show-help mode       [C] Toggle show-name mode       [A] Toggle show-all mode+'         ait (prompts for save)       [D] Save minimal config (advanced)+'				

### 5.2.2 编译来自 buildroot 的 rootfs

此章节是示范如何从 buildroot 产生 rootfs 并且于 EVB 上面运行的例子,若采用上一章节描述 的 pre-build rootfs,可忽略此章节。

1. 拉取 buildroot 仓库

https://github.com/sophgo/buildroot-2021.05

2. 配置 buildroot

```
$ cd buildroot-2021.05
```

\$ make menuconfig

SOPIIGO 算能科技

	Buildroot -gd2c3	53ad24-dirty Configuration	· 42.50 -			
Arrow keys navigate t	he menu. <enter> selects submer</enter>	us> (or empty submenus).	Highlighted letters are			
hotkeys. Pressing <y> selects a feature, while <n> excludes a feature. Press <esc><esc> to exit, <? > for Help, </esc></esc></n></y>						
for Search. Legend:	[*] feature is selected [ ] feature	ture is excluded				
		10 10 10 10 10 10 10 10 10 10 10 10 10 1				
	Target options>					
	Build options>					
65	Toolchain>					
55	System configuration>					
- Cr. Cr.	Kernel>					
	Target packages>					
O data ato	Filesystem images>					
A BARAN	Bootloaders>					
64 32 0°	Host utilities>					
53 633	Legacy config options	>				
L						
			A PAR			
	<pre><select> &lt; Exit &gt;</select></pre>	< Help > < Save > < Load >				

3. 设置 Arch Info & Toolchain & Packages

configs 目录下有一些默认配置文件,可执行 make cvitek\_XXX\_defconfig 快速配置 设置架构



#### ARM



#### RISCV





#### ARM

Arrow keys navigate the menu. <Enter> selects submenus ----> (or empty submenus ----). Highlighted letters are hotkeys. Pressing <Y> selects a feature, while <N> excludes a feature. Press <Esc><Esc> to exit, <?> for Help, </> for Search. Legend: [\*] feature is selected [] feature is excluded





#### RISCV



#### 设置需要安装的软件包



4. 编译 buildroot

\$ make

- 5. 得到 rootfs, 其位置在 output/images/rootfs.tar
- 6. 修改 build/Makefile 让 SDK 使用 buildroot 产生的 rootfs

```
buildroot-prepare:$(OUTPUT_DIR)/rootfs
$(call print_target)
#clean_all
rm -rf $(ROOTFS_DIR)/*
#extract buildroot roofs
tar xf $(BR_DIR)/output/images/rootfs.tar -C $(ROOTFS_DIR)
rootfs-pack:export CROSS_COMPILE_KERNEL=$(patsubst "%",%,$(CONFIG_CROSS_
→COMPILE_KERNEL))
rootfs-pack:export CROSS_COMPILE_SDK=$(patsubst "%",%,$(CONFIG_CROSS_COMPILE_
→SDK))
rootfs-pack:$(OUTPUT_DIR)/rawimages
```

CV180X/CV181X SDK 编译及使用说明APTER 5. 根文件系统 (ROOTFS)

(续上页)

7. 产生新的 ROOTFS 可烧录映象档

\$ pack\_rootfs

SOPIIGO 算能科技

8. 透过第二章所提的步骤烧录到版端

#### 5.2.3 将 rootfs 包装成可烧录映像档

将前述步骤产生之 rootfs folder 透过 mksquashfs 工具做最终打包,压缩方式为 XZ,最终产物即 是可刻录于 Flash 上的 rootfs.spinor / rootfs.spinand / rootfs.emmc。

详细参考 build/Makefile 下之 rootfs-pack:

```
rootfs-pack:export CROSS COMPILE KERNEL=$(patsubst "%",%,$(CONFIG CROSS
\rightarrow COMPILE KERNEL))
rootfs-pack:export CROSS COMPILE SDK=$(patsubst "%",%,$(CONFIG CROSS COMPILE
\rightarrowSDK))
rootfs-pack:$(OUTPUT DIR)/rawimages
rootfs-pack:rootfs-prepare
rootfs-pack:
 $(call print target)
 ${Q}printf '\033[1;36;40m Striping rootfs \033[0m\n'
ifeq (${FLASH SIZE SHRINK},y)
 ${Q}printf 'remove unneeded files'
 ${Q} $(COMMON TOOLS PATH)/spinand tool/clean rootfs.sh $(ROOTFS DIR)
endif
 {Q}find (ROOTFS DIR) -name "*.ko" -type f -printf 'striping %p\n' -exec (CROSS COMPILE
\leftrightarrowKERNEL)strip --strip-unneeded {} \;
${Q}find $(ROOTFS DIR) -name "*.so*" -type f -printf 'striping %p\n' -exec $(CROSS
\leftarrow COMPILE KERNEL)strip --strip-all {} \;
${Q}find $(ROOTFS DIR) - executable -type f ! - name "*.sh" ! - path "*etc*" ! - path "*.ko" - printf
→'striping %p\n' -exec $(CROSS COMPILE SDK)strip --strip-all {} 2>/dev/null \;
ifeq ($(STORAGE TYPE), spinor)
 ${Q}mksquashfs $(ROOTFS DIR) $(OUTPUT DIR)/rawimages/rootfs.sqsh -root-owned -comp xz
else
 ${Q}mksquashfs $(ROOTFS DIR) $(OUTPUT DIR)/rawimages/rootfs.sqsh -root-owned -comp xz -
→e mnt/cfg/*
                                                                                      (下页继续)
```



(续上页)

```
endif

ifeq ($(STORAGE_TYPE),spinand)

${Q}python3 $(COMMON_TOOLS_PATH)/spinand_tool/mkubiimg.py --ubionly $(FLASH_

-PARTITION_XML) ROOTFS $(OUTPUT_DIR)/rawimages/rootfs.sqsh $(OUTPUT_DIR)/

-rawimages/rootfs.spinand -b $(CONFIG_NANDFLASH_BLOCKSIZE) -p $(CONFIG_

-NANDFLASH_PAGESIZE)

${Q}rm $(OUTPUT_DIR)/rawimages/rootfs.sqsh

else

${Q}mv $(OUTPUT_DIR)/rawimages/rootfs.sqsh $(OUTPUT_DIR)/rawimages/rootfs.

-$(STORAGE_TYPE)

endif
```

### 5.2.4 Linux kernel 自动加载 rootfs

Linux kernel 会根据 uboot 设定之 bootargs 内的 root= 变量决定 rootfs 位于哪个 device

'root=...' This argument tells the kernel what device is to be used as the root filesystem while booting. The default of this setting is determined at compile time, and usually is the value of the root device of the system that the kernel was built on. To override this value, and select the second floppy drive as the root device, one would use 'root=/dev/fd1'. The root device can be specified symbolically or numerically. A symbolic specification has the form /dev/XXYN, where XX designates the device type (e.g., 'hd' for ST-506 compatible hard disk, with Y in 'a'-'d'; 'sd' for SCSI compatible disk, with Y in 'a'-'e'), Y the driver letter or number, and N the number (in decimal) of the partition on this device. Note that this has nothing to do with the designation of these devices on your filesystem. The '/dev/' part is purely conventional. The more awkward and less portable numeric specification of the above possible root devices in major/minor format is also accepted. (For example, /dev/sda3 is major 8, minor 3, so you could use 'root=0x803' as an alternative.)

Ref: https://man7.org/linux/man-pages/man7/bootparam.7.html

# **6** 使用 NFS 加速开发

## 6.1 Ubuntu Server 端设置说明:

安装 nfs-kernel-server

SOPIIGO 算能科技

sudo apt-get install nfs-kernel-server

建立 mount 文件夹

例: mkdir /home/nfs\_server

修改/etc/exports 文件, 添加如下内容

/home/nfs\_server \\*(rw,sync,no\_subtree\_check,no\_root\_squash)

restart nfs 服务

/etc/init.d/rpcbind restart /etc/init.d/nfs-kernel-server restart

## 6.2 EVB 板端 mount 说明:

在/mnt/data 文件系统内建立 mount point

mkdir /mnt/data/nfs

mount nfs

mount -t nfs -o nolock 192.168.1.103:/home/ nfs\_server /mnt/data/nfs/



## 6.3 注意事项:

PC 和板子连接在同一局域网。