



CV184X U-BOOT 移植使用手册

Version: 1.0.0

Release date: 2025-03-17

©2025 北京晶视智能科技有限公司
本文件所含信息归北京晶视智能科技有限公司所有。
未经授权，严禁全部或部分复制或披露该等信息。

目录

1	声明	2
2	功能概述	3
2.1	目的	3
2.2	U-boot 目录结构	3
3	U-boot 移植	5
3.1	U-boot 硬件环境	5
3.2	管脚配置 (Pinmux)	5
3.3	编译 U-boot	5
4	U-boot 刻录更新	8
4.1	概述	8
4.2	通过 bootrom 工具刻录 U-boot	8
4.3	Flash 的 U-boot 刻录更新	8
4.3.1	SPI NOR Flash 刻录更新	8
4.3.2	SPI NAND Flash 刻录更新	8
4.3.3	eMMC 刻录更新	9

修订记录

Revision	Date	Description
1.0.0	2022/06/01	初稿

1 声明



法律声明

本数据手册包含北京晶视智能科技有限公司（下称“晶视智能”）的保密信息。未经授权，禁止使用或披露本数据手册中包含的信息。如您未经授权披露全部或部分保密信息，导致晶视智能遭受任何损失或损害，您应对因之产生的损失/损害承担责任。

本文件内信息如有更改，恕不另行通知。晶视智能不对使用或依赖本文件所含信息承担任何责任。本数据手册和本文件所含的所有信息均按“原样”提供，无任何明示、暗示、法定或其他形式的保证。晶视智能特别声明未做任何适销性、非侵权性和特定用途适用性的默示保证，亦对本数据手册所使用、包含或提供的任何第三方的软件不提供任何保证；用户同意仅向该第三方寻求与此相关的任何保证索赔。此外，晶视智能亦不对任何其根据用户规格或符合特定标准或公开讨论而制作的可交付成果承担责任。

联系我们

地址 北京市海淀区丰豪东路 9 号院中关村集成电路设计园（ICPARK）1 号楼

深圳市宝安区福海街道展城社区会展湾云岸广场 T10 栋

电话 +86-10-57590723 +86-10-57590724

邮编 100094（北京）518100（深圳）

官方网站 <https://www.sophgo.com/>

技术论坛 <https://developer.sophgo.com/forum/index.html>

2 功能概述

2.1 目的

cv180x/cv181x/cv184x 列处理器在主板上 Bootloader 采用 U-boot-2021.10。当配置的不同外围处理器的 (亦即开发版和公版上相异), 需要修改 U-boot 相关程序代码, 主要包括缓存器 (registers), 系统配置档 (configuration) 和驱动程序 (drivers)。

2.2 U-boot 目录结构

下表列出常用修改目录和档案

目录名	描述
arch	RISC-V 处理器开发相关程序代码。
arch/arm/dts or arch/riscv/dts	<p>Linux/uboot 共享 DTS 配置文件。</p> <p>DTS 实际档案存放路径 (非在 u-boot folder 底下) 为 <code>sdk_source/build/boards/\${CHIP_ARCH}/\${BOARD}/dts_arm (arm)/\${BOARD}.dts</code> (for cv184x)</p> <p>ex: cv184x 处理器系列 EVB board 名称为 cv1842hp_wevb_0014a_spinor <code>sdk_source/build/boards/cv184x/cv1842hp_wevb_0014a_spinor/ dts_arm/\${BOARD}.dts</code></p>
configs	<p>uboot config 配置文件。</p> <p>configs 实际档案存放路径为 <code>sdk_source/build/boards/\${CHIP_ARCH}/\${BOARD}/u-boot/ cvitek_\${BOARD}_defconfig</code></p> <p>defconfig: uboot 原生或新增 configuration</p> <p>ex: cv184x 处理器系列 EVB board 名称为 cv1842hp_wevb_0014a_spinor <code>sdk_source/build/boards/cv184x/cv1842hp_wevb_0014a_spinor/ u-boot/cvitek_cv1842hp_wevb_0014a_spinor_defconfig</code></p>
Board	<p>各家 SOC 处理器厂商开发版相关程序代码, EVB 开机之后需要配置的板端设定。</p> <p>cvitek.h : 设定 GPIO definition 和不同 EVB 相异处 cvi_board_init.c: 控制 EVB 板段 I/O, PINMUX 外围处理器设置</p> <p>board.c/cvitek.h 实际档案存放路径为 <code>sdk_source/build/boards/\${CHIP_ARCH}/\${BOARD}/u-boot/ cvi_board_init.c sdk_source/build/boards/\${CHIP_ARCH}/\${BOARD}/u-boot/ cvitek.h</code></p> <p>ex: cv184x 处理器系列 EVB board 名称为 cv1842hp_wevb_0014a_spinor <code>sdk_source/build/boards/cv184x/cv1842hp_wevb_0014a_spinor/ u-boot/cvi_board_init.c sdk_source/build/boards/cv184x/cv1842hp_wevb_0014a_spinor/ u-boot/cvitek.h</code></p>
Include	Header files
Include/configs	cv184x-asic.h 设定 boot command/configuration.
cmd	Uboot console 指令实作程序代码
drivers	Ethernet, usb, storage 等相关驱动程序

3 U-boot 移植

3.1 U-boot 硬件环境

cv184x 开发板上的外围处理器包括 DDR、eMMC、SPI NAND

Flash 和 SPI NOR Flash, 所有型号

请参阅 CV184x_硬件设计用户指南_V1.0

3.2 管脚配置 (Pinmux)

针对不同的 EVB 和不一样的外围装置, 可以在 cvi_board_init.c 做好初始化设定。

```
$ cat build/boards/cv184x/cv1842hp_wevb_0014a_spinor/u-boot/cvi_board_init.c
int cvi_board_init(void)
{
    PINMUX_CONFIG(PAD_MIPIRX1P, IIC1_SDA);
    PINMUX_CONFIG(PAD_MIPIRX0N, IIC1_SCL);
    PINMUX_CONFIG(PAD_MIPIRX1N, XGPIOC_8);
    PINMUX_CONFIG(PAD_MIPIRX0P, CAM_MCLK0);
    return 0;
}
```

3.3 编译 U-boot

· 编译 U-boot 操作如下:

```
$ source build/envsetup_soc.sh

$ defconfig cv1842hp_wevb_0014a_spinor

$ clean_uboot && build_uboot
[TARGET] u-boot-dts
.....
[TARGET] u-boot-build
.....
```

- 取得 fip_spl.bin 和 fip.bin(内含 bootloader+uboot)

```
$ ls install/soc_cv1842hp_wevb_0014a_spinor/fip.bin
install/soc_cv1842hp_wevb_0014a_spinor/fip.bin
$ ls install/soc_cv1842hp_wevb_0014a_spinor/fip_spl.bin
install/soc_cv1842hp_wevb_0014a_spinor/fip_spl.bin
```

- U-boot 组态设定

默认 EVB 的 U-boot 组态设定

```
$ cat build/boards/cv184x/cv1842hp_wevb_0014a_spinor/u-boot/cvitek_cv1842hp_wevb_0014a_
→spinor_defconfig
CONFIG_ARM=y
CONFIG_SYS_MALLOC_F_LEN=0x100000
CONFIG_NR_DRAM_BANKS=1
CONFIG_DEFAULT_DEVICE_TREE="cv184x_asic"
CONFIG_IDENT_STRING=" cvitek_cv184x"
...
```

有两种修改 defconfig 档案的方式，一种是直接修改其 defconfig 档案文件（不推荐），第二种是使用图形化菜单界面的方式（推荐）。

- 执行 menuconfig_uboot 命令，以图形化接口修改 U-boot 组态设定

```
.config - U-Boot 2021.10 Configuration
U-Boot 2021.10 Configuration
Arrow keys navigate the menu. <Enter> selects submenus ---> (or empty submenus ----).
Highlighted letters are hotkeys. Pressing <Y> includes, <N> excludes, <M> modularizes features.
Press <Esc><Esc> to exit, <?> for Help, </> for Search. Legend: [*] built-in [ ] excluded
<M> module < > module capable

*** Compiler: aarch64-linux-gnu-gcc (Linaro GCC 6.3-2017.05) 6.3.1 20170404 ***
Architecture select (ARM architecture) --->
ARM architecture --->
Cvitek target (Support CVITEK CV184X) --->
Cvitek CV184X verification platform type select (ASIC) --->
[*] Support CVITEK SPINOR
General setup --->
API --->
Boot options --->
Console --->
Logging --->
Init options --->
Security support --->
Update support --->
Blob list --->
SPL / TPL --->
Command line interface --->
Partition Types --->
Device Tree Control --->
Environment --->
[*] Networking support (NEW) --->
Device Drivers --->
File systems --->
Library routines --->
[ ] Enable phandle check while getting sequence number (NEW)
v(+)

<Select> <Exit> <Help> <Save> <Load>
```

退出后会把设定储存在：

```
u-boot-2021.10/build/cv1842hp_wevb_0014a_spinor/.config
```

由于原生 u-boot 编译出 u-boot.bin 无法直接刻录到 FLASH 中。我们采取 ARM Trusted

Firmware Design 中的 Firmware Image Package (FIP) 方式，将 uboot.bin 封装在 fip.bin 里面，而 fip_spl.bin 是引导快启过程中加载的镜像的文件。

4 U-boot 刻录更新

4.1 概述

U-boot 刻录更新会需要刻录整个 fip.bin(bootloader + uboot), 而 bootloader 内带有不一样的 DDR 初始化参数, 在选定 EVB 时可以透过 SDK menuconfig 配置

请参阅 CV184X SDK 编译使用手册 – Chapter 2 建构CVITEK软件编译环境 (编译组态设定)

4.2 通过 bootrom 工具刻录 U-boot

请参阅Cvitek裸烧与非裸烧升级使用手册_v1.2.1.docx

4.3 Flash 的 U-boot 刻录更新

4.3.1 SPI NOR Flash 刻录更新

请参阅Cvitek裸烧与非裸烧升级使用手册_v1.2.1.docx

4.3.2 SPI NAND Flash 刻录更新

请参阅Cvitek裸烧与非裸烧升级使用手册_v1.2.1.docx

4.3.3 eMMC 刻录更新

请参阅Cvitek裸烧与非裸烧升级使用手册_v1.2.1.docx
